

# PSD10- \*-1212

## RELIABILITY DATA

### 信頼性データ

DWG.No. C211-57-01A		
承認	査閲	担当
Kurosawa	Y. Kihana	H. Shimizu
27.Sep.'05	27.Sep.'05	27.Sep.'05

## I N D E X

	PAGE
1. MTBF計算値 Calculated Values of MTBF .....	R-1
2. 部品ディレーティング Component Derating .....	R-2
3. 主要部品温度上昇値 Main Components Temperature Rise $\Delta T$ List .....	R-4
4. アブノーマル試験 Abnormal Test .....	R-5
5. 振動試験 Vibration Test .....	R-8
6. ノイズシミュレート試験 Noise Simulate Test .....	R-9
7. はんだ耐熱性試験 Resistance to Soldering Heat Test .....	R-10
8. 熱衝撃試験 Thermal Shock Test .....	R-11
9. 高温貯蔵試験 High Temperature Storage Test .....	R-13
10. 低温貯蔵試験 Low Temperature Storage Test .....	R-14
11. 高温加湿通電試験 High Temperature and High Humidity Bias Test .....	R-15
12. 高温連続通電試験 High Temperature Bias Test .....	R-16

※ 信頼性試験は、代表データであり、全ての製品は、ほぼ同等な特性を示します。  
従いまして、この値は実力値とお考え願います。

The following data are typical values. As all units have nearly the same characteristics, the data to be considered as ability values.

1. MTBF 計算値 Calculated Values of MTBF

MODEL : PSD10-48-1212

(1) 算出方法 Calculating Method

Telcordiaの部品ストレス解析法(\*1)で算出されています。

故障率  $\lambda_{SS}$  は、それぞれの部品ごとに電気ストレスと動作温度によって決定されます。

Calculated based on parts stress reliability projection of Telcordia (\*1).

Individual failure rate  $\lambda_{SS}$  is calculated by the electric stress and temperature rise of the each device.

\*1: Telcordia (Bellcore) "Reliability Prediction Procedure for Electronic Equipment"  
(Document number TR-332, Issue5)

<算出式>

$$MTBF = \frac{1}{\lambda_{equip}} = \frac{1}{\sum_{i=1}^m \lambda_{SSi}} \times 10^9 \text{ 時間 (hours)}$$

$$\lambda_{SSi} = \lambda_{Gi} \cdot \pi_{Qi} \cdot \pi_{Si} \cdot \pi_{Ti} \cdot \pi_E$$

- $\lambda_{equip}$  : 全機器故障率 (FITs) Total Equipment failure rate (FITs = Failures in  $10^9$  hours)
- $\lambda_{Gi}$  :  $i$ 番目の部品に対する基礎故障率 Generic failure rate for the  $i$ th device
- $\pi_{Qi}$  :  $i$ 番目の部品に対する品質ファクタ Quality factor for the  $i$ th device
- $\pi_{Si}$  :  $i$ 番目の部品に対するストレスファクタ Stress factor for the  $i$ th device
- $\pi_{Ti}$  :  $i$ 番目の部品に対する温度ファクタ Temperature factor for the  $i$ th device
- $m$  : 総部品点数 Number of total device
- $\pi_E$  : 機器の環境ファクタ Equipment environmental factor

(2) MTBF値 MTBF Values

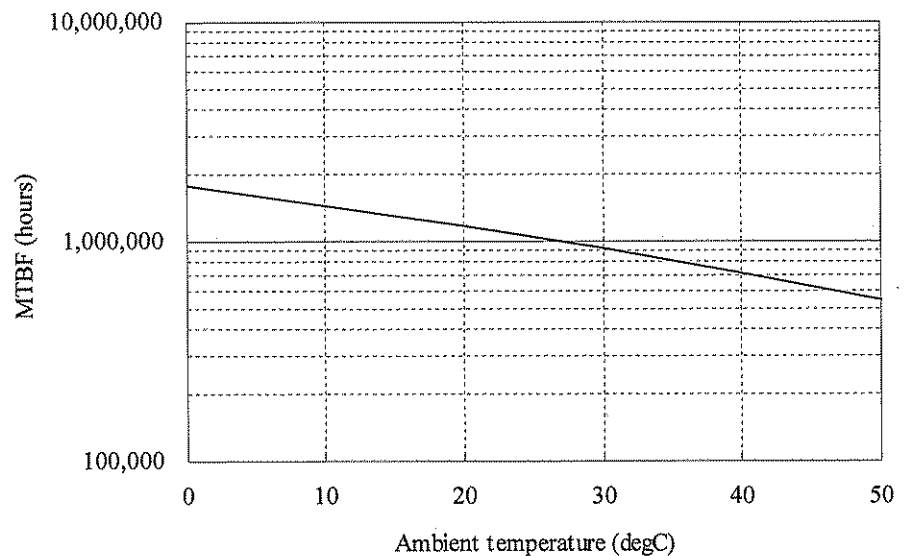
条件 Conditions :  $V_{in} = 48VDC$   
Environment  $G_B$  (Ground, Benign)

PSD10-48-1212

Output current: 0.5A (100%)

Ambient Temperature	MTBF
0°C	1,814,140 (hours)
25°C	1,040,785 (hours)
50°C	540,506 (hours)

Ambient temperature v.s. MTBF



— PSD10-48-1212 Load 100%

## 2. 部品ディレーティング Component Derating

MODEL : PSD10-\*-1212

## (1) 算出方法 Calculating Method

## (a) 測定条件 Measuring Conditions

・入力電圧	: 定格	・出力電流	: 100%
Input Voltage	Rated	Output Current	
・周囲温度	: 50°C	・取付方法	: 水平取付 (ケース面上)
Ambient Temperature		Mounting Method	Horizontal Mounting
・冷却方式	: 自然空冷		
Cooling	Convection Cooling		

## (b) 半導体 Semiconductors

ケース温度、消費電力および熱抵抗より使用状態の接合点温度を求め、最大定格との比較を行いました。

The maximum rating temperature is compared with junction temperature which is calculated based on case temperature, power dissipation and thermal impedance.

## (c) IC、抵抗、コンデンサー等 IC, Resistors, Capacitors, etc.

周囲温度、使用状態、消費電力など、個々の値は設計基準内に入っています。

Ambient temperature, operating condition, power dissipation, etc are within derating criteria.

## (d) 熱抵抗算出方法 Calculating Method of Thermal Impedance

$$\theta_{j-c} = \frac{T_{j(max)} - T_c}{P_{c(max)}} \quad \theta_{j-a} = \frac{T_{j(max)} - T_a}{P_{c(max)}} \quad \theta_{j-l} = \frac{T_{j(max)} - T_l}{P_{c(max)}}$$

$T_c$  : ディレーティングの始まるケース温度 一般に25°C  
Case Temperature at Start Point of Derating ; 25°C in General

$T_a$  : ディレーティングの始まる周囲温度 一般に25°C  
Ambient Temperature at Start Point of Derating ; 25°C in General

$T_l$  : ディレーティングの始まるリード温度 一般に25°C  
Lead Temperature at Start Point of Derating ; 25°C in General

$P_{c(max)}$  : 最大コレクタ(チャンネル)損失  
(  $P_{ch(max)}$  ) Maximum Collector(Channel) Dissipation

$T_{j(max)}$  : 最大接合点温度  
(  $T_{ch(max)}$  ) Maximum Junction(Channel) Temperature

$\theta_{j-c}$  : 接合部からケースまでの熱抵抗  
(  $\theta_{ch-c}$  ) Thermal Impedance between Junction(Channel) and Case

$\theta_{j-a}$  : 接合点から周囲までの熱抵抗  
Thermal Impedance between Junction and Air

$\theta_{j-l}$  : 接合点からリードまでの熱抵抗  
Thermal Impedance between Junction and Lead

## (2) 部品ディレーティング表 Component Derating List

## MODEL : PSD10-5-1212

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q2	CHIP TRANSISTOR	Tj(max):150℃	Tj : 87.2 °C	58.1%	
Q5	CHIP TRANSISTOR	Tj(max):150℃	Tj : 106.0 °C	70.6%	
Q6	CHIP MOS FET	Tch(max):150℃	Tch : 118.3 °C	78.9%	
D101	CHIP S.B.D	Tj(max):150℃	Tj : 97.4 °C	64.9%	
D102	CHIP S.B.D	Tj(max):150℃	Tj : 97.6 °C	65.0%	
A1	CHIP I.C	Tj(max):150℃	Tj : 99.4 °C	66.3%	
A101	CHIP I.C	Tj(max):150℃	Tj : 93.0 °C	62.0%	

## MODEL : PSD10-12-1212

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150℃	Tj : 109.8 °C	73.2%	
Q2	CHIP TRANSISTOR	Tj(max):150℃	Tj : 92.7 °C	61.8%	
Q5	CHIP TRANSISTOR	Tj(max):150℃	Tj : 111.3 °C	74.2%	
Q6	CHIP MOS FET	Tch(max):150℃	Tch : 113.1 °C	75.4%	
D101	CHIP S.B.D	Tj(max):150℃	Tj : 113.4 °C	75.6%	
D102	CHIP S.B.D	Tj(max):150℃	Tj : 113.5 °C	75.7%	
Z1	CHIP ZENER	Tj(max):150℃	Tj : 98.2 °C	65.5%	
A1	CHIP I.C	Tj(max):150℃	Tj : 105.5 °C	70.4%	
A101	CHIP I.C	Tj(max):150℃	Tj : 99.1 °C	66.1%	

## MODEL : PSD10-24-1212

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150℃	Tj : 94.6 °C	63.1%	
Q2	CHIP TRANSISTOR	Tj(max):150℃	Tj : 85.4 °C	56.9%	
Q5	CHIP TRANSISTOR	Tj(max):150℃	Tj : 114.8 °C	76.5%	
Q6	CHIP MOS FET	Tch(max):150℃	Tch : 109.2 °C	72.8%	
D101	CHIP S.B.D	Tj(max):150℃	Tj : 110.7 °C	73.8%	
D102	CHIP S.B.D	Tj(max):150℃	Tj : 109.2 °C	72.8%	
Z1	CHIP ZENER	Tj(max):150℃	Tj : 94.0 °C	62.7%	
A1	CHIP I.C	Tj(max):150℃	Tj : 101.3 °C	67.5%	
A101	CHIP I.C	Tj(max):150℃	Tj : 100.5 °C	67.0%	

## MODEL : PSD10-48-1212

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150℃	Tj : 91.3 °C	60.9%	
Q2	CHIP TRANSISTOR	Tj(max):150℃	Tj : 85.1 °C	56.7%	
Q5	CHIP TRANSISTOR	Tj(max):150℃	Tj : 108.1 °C	72.1%	
Q6	CHIP MOS FET	Tch(max):150℃	Tch : 109.8 °C	73.2%	
D101	CHIP S.B.D	Tj(max):150℃	Tj : 107.5 °C	71.7%	
D102	CHIP S.B.D	Tj(max):150℃	Tj : 110.9 °C	73.9%	
Z1	CHIP ZENER	Tj(max):150℃	Tj : 96.4 °C	64.2%	
A1	CHIP I.C	Tj(max):150℃	Tj : 101.1 °C	67.4%	
A101	CHIP I.C	Tj(max):150℃	Tj : 98.5 °C	65.6%	

3. 主要部品温度上昇値 Main Components Temperature Rise  $\Delta T$  List

MODEL : PSD10-\*-1212

## (1) 測定条件 Measuring Conditions

・入力電圧	: 定格	・出力電流	: 100%
Input Voltage	Rated	Output Current	
・周囲温度	: 25°C	・取付方法	: 水平取付 (ケース面上)
Ambient Temperature		Mounting Method	Horizontal Mounting
・冷却方式	: 自然空冷		
Cooling	Convection Cooling		

MODEL : PSD10-5-1212, PSD10-12-1212

部品番号 Location No.	部品名 Part Name	PSD10-5-1212	PSD10-12-1212
		温度上昇値 $\Delta T$ Temperature Rise(°C)	温度上昇値 $\Delta T$ Temperature Rise(°C)
Q1	CHIP TRANSISTOR	Nothing	58.3
Q2	CHIP TRANSISTOR	37.2	42.7
Q5	CHIP TRANSISTOR	54.8	57.0
Q6	CHIP MOS FET	61.2	61.4
D101	CHIP S.B.D	43.8	58.3
D102	CHIP S.B.D	44.0	58.4
Z1	CHIP ZENER	Nothing	47.3
A1	CHIP I.C	48.2	53.7
A101	CHIP I.C	43.0	48.8
L1	CHIP COIL	48.6	54.3
L101	CHIP COIL	42.6	56.7
L102	CHIP COIL	37.3	47.6
T1	TRANS.,PULSE	52.9	60.7

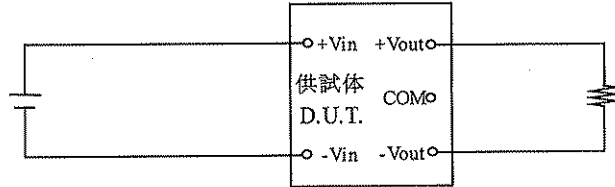
MODEL : PSD10-24-1212, PSD10-48-1212

部品番号 Location No.	部品名 Part Name	PSD10-24-1212	PSD10-48-1212
		温度上昇値 $\Delta T$ Temperature Rise(°C)	温度上昇値 $\Delta T$ Temperature Rise(°C)
Q1	CHIP TRANSISTOR	44.6	41.3
Q2	CHIP TRANSISTOR	35.4	35.1
Q5	CHIP TRANSISTOR	57.4	55.2
Q6	CHIP MOS FET	58.2	57.3
D101	CHIP S.B.D	55.6	52.4
D102	CHIP S.B.D	54.1	55.8
Z1	CHIP ZENER	42.6	45.5
A1	CHIP I.C	49.8	49.3
A101	CHIP I.C	50.0	48.2
L1	CHIP COIL	49.6	43.6
L101	CHIP COIL	52.6	51.8
L102	CHIP COIL	48.0	46.2
T1	TRANS.,PULSE	58.2	54.7

4. アブノーマル試験 Abnormal Test

MODEL : PSD10-48-1212

(1) 試験条件及び回路 Test Condition and Circuit



- 入力電圧 : 76VDC      • 出力電流 : 0.5A(100%)
- Input Voltage                      Output Current
- 周囲温度 : 25°C
- Ambient Temperature

(2) 試験結果 Test Results

No.	試験箇所 Test Position		試験モード Test Mode		試験結果 Test Results														
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire				So:Smoke				Bu:Burst		Se:Smell		Re:Red Hot		
					1	2	3	4	5	6	7	8	9	10	11	12	Da:Damaged	Fu:Fuse Blown	NO:No Output
					発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	OV P	OC P	出 力 断 NO	変 化 な し NC	そ の 他 Ot	備 考 Note		
1	Q5 PNP	C-E (3-5, 6pin)	●											●					
2		B-E (3-4pin)	●													●	効率低下 Efficiency down		
3		C-B (4-5, 6pin)	●												●				
4		C (5, 6pin)		●							●	●			●			Da:Q6, R24	
5		E (3pin)		●							●	●			●			Da:Q6, R24	
6		B (4pin)		●							●	●			●			Da:Q6, R24	

No.	試験箇所 Test Position		試験モード Test Mode		試験結果 Test Results												備考 Note				
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire					So:Smoke		Bu:Burst			Se:Smell			Re:Red Hot			
					Da:Damaged					Fu:Fuse Blown		NO:No Output			NC:No Change			Ot:Others			
					1	2	3	4	5	6	7	8	9	10	11	12					
発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	O V P	O C P	出 力 断 NO	変 化 な し NC	そ の 他 Ot										
7	Q5 NPN	C-E (1-7, 8pin)	●							●	●						Da:Q6				
8		B-E (1-2pin)	●														●	効率低下 Efficiency down			
9		C-B (2-7, 8pin)	●								●	●						Da:Q6			
10		C (7, 8pin)		●																	
11		E (1pin)		●																	
12		B (2pin)		●																	
13		Q5	2-3pin	●														●	効率低下 Efficiency down		
14	5-6pin		●														●				
15	6-7pin		●								●	●						Da:Q1, Z1			
16	7-8pin		●															●			
17	Q6	D-S	●																		
18		D-G	●								●	●						Da:Q5,Q6,A1,R27			
19		G-S	●																		
20		D		●																	
21		S		●																	
22		G		●																	
23	L1		●															●			
24				●														●			
25	L101		●															●	リップル大 Output ripple increase		
26	L102		●								●	●							Da:Q1, Q6, Z1, A1		
27	D101		●																●		
28				●							●	●								Da:Q1, Q6, Z1, A1	
29	D102		●																●		
30				●							●	●								Da:Q1, Q6, Z1, A1	
31	A1	1-2pin	●																●		
32		2-3pin	●																	●	
33		3-4pin	●																	●	
34		5-6pin	●																	●	
35		6-7pin	●									●	●							Da:Q6	
36		7-8pin	●																	●	
37		1pin		●								●	●								Da:A1
38		2pin		●																	●
39	3pin		●																	●	出力電圧低下 Output voltage go down
40	4pin		●																	●	
41	5pin		●																	●	
42	6pin		●																	●	
43	7pin		●																	●	
44	8pin		●																	●	



No.	試験箇所 Test Position		試験モード Test Mode		試験結果 Test Results												備考 Note			
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire Da:Damaged				So:Smoke Fu:Fuse Blown				Bu:Burst NO:No Output		Se:Smell NC:No Change			Re:Red Hot Ot:Others		
					1	2	3	4	5	6	7	8	9	10	11	12				
					発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu	ヒ ュー ズ 断 Fu		
45	PC1	K-A	●															●	出力電圧上昇 Output voltage go up	
46		C-E	●												●					
47		K		●															●	出力電圧上昇 Output voltage go up
48		A		●															●	出力電圧上昇 Output voltage go up
49		C		●															●	出力電圧上昇 Output voltage go up
50		E		●															●	出力電圧上昇 Output voltage go up
51	T1	1-2pin	●									●						●	出力電圧低下 Output voltage go down	
52		2-3pin	●															●	出力電圧低下 Output voltage go down	
53		3-4pin	●								●	●						●	Da:A1	
54		5-6pin	●											●						
55		6-7pin	●															●		
56		7-8pin	●												●					
57		1pin		●														●		
58		2pin		●															●	効率低下 Efficiency down
59		3pin		●															●	効率低下 Efficiency down
60		4pin		●														●		
61		5pin		●							●	●						●		Da:Q1, Q6, Z1, A1
62		6pin		●							●	●						●		Da:Q1, Q6, Z1, A1
63		7pin		●							●	●						●		Da:Q1, Q6, Z1, A1
64		8pin		●							●	●						●		Da:Q1, Q6, Z1, A1
65		+Vout-COM -Vout-COM	●															●		

5. 振動試験 Vibration Test

MODEL : PSD10-48-1212

(1) 振動試験種類 Vibration Test Class

掃引振動数耐久試験 Frequency Variable Endurance Test

(2) 使用振動試験装置 Equipment Used

EMIC (株)製 制御部 F-400-BM-E47 加振部 905-FN  
 EMIC CORP. Controller Vibrator

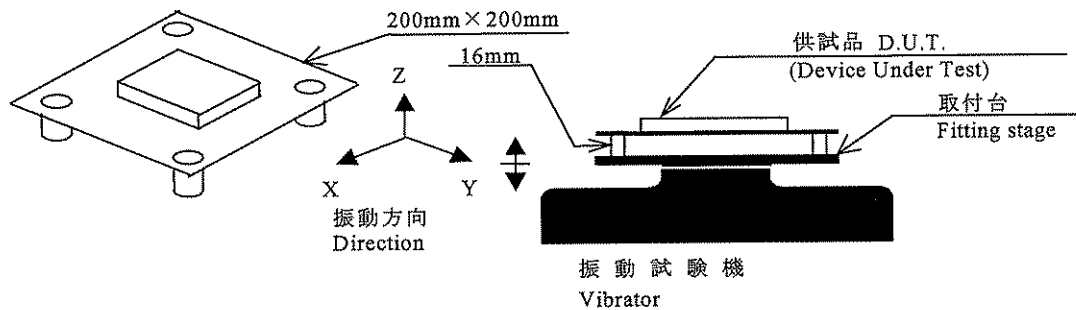
(3) 供試品台数 The Number of D.U.T. (Device Under Test)

1 台 (unit)

(4) 試験条件 Test Conditions

- ・周波数範囲 10~55Hz  
Sweep Frequency
- ・掃引時間 1分間  
Sweep Time
- ・振幅 一定 (1.52mm)  
Amplitude
- ・振幅方向 X, Y, Z  
Direction
- ・試験時間 2 時間  
Test Time

(5) 試験方法 Test Method



供試品を基板に取付け(入出力信号ピンをはんだ付け)、それを取付台に固定する。  
 Fix the D.U.T. on the circuit board (soldering Input Output signal terminals) and fix it on the fitting-stage.

(6) 試験結果 Test Results

合格 OK

・測定条件 Measuring Conditions

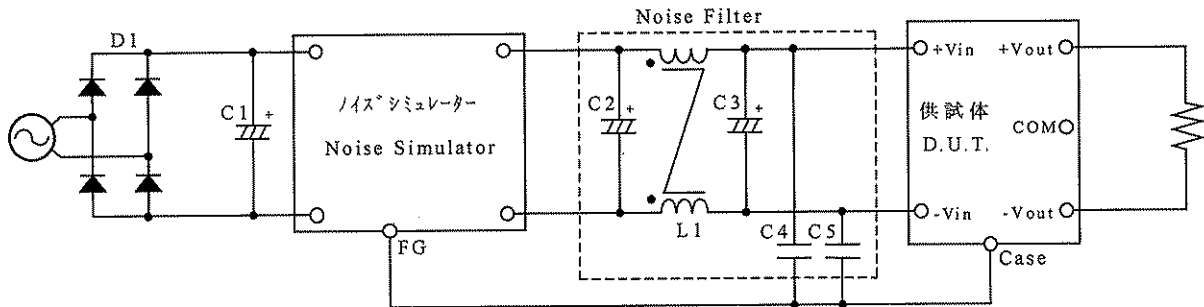
入力電圧 : 48VDC 出力電流 : 0.5A(100%) 周囲温度 : 25°C  
 Input Voltage Output Current Ambient Temperature

測定確認項目 Check Item	出力電圧 (V) Output Voltage		リップル電圧 (mVp-p) Ripple Voltage		機構・実装状態 D.U.T. State	
試験前 Before Test	12.178	-12.113	5.5	5.0	異常なし OK	
試験後 After Test	X	12.178	-12.114	6.7	4.8	異常なし OK
	Y	12.178	-12.114	6.4	5.5	異常なし OK
	Z	12.179	-12.115	6.6	5.2	異常なし OK

6. ノイズシミュレート試験 Noise Simulate Test

MODEL : PSD10-\*-1212

(1) 試験回路及び測定器 Test Circuit and Equipment



- ・ノイズシミュレーター : INS-4320 (ノイズ研究所)  
Noise Simulator (Noise Laboratory Co.,LTD.)
- ・ブリッジダイオード (D1) : PGH758AM (日本インター)  
Bridge Rectifier (Nihon Inter)

入力電圧 Input Voltage	5V	12V	24V	48V
・コモンモード・チョークコイル (L1) Common-mode Choke Coil	0.3mH	0.3mH	0.3mH	0.5mH
・電解コンデンサ (C1) Electrolytic Cap.	16V 4700 $\mu$ F ×3	35V 2200 $\mu$ F	50V 1000 $\mu$ F	100V 470 $\mu$ F
・電解コンデンサ (C2) Electrolytic Cap.	16V 10 $\mu$ F	35V 10 $\mu$ F	-	-
・フィルムコンデンサ (C2) Film Cap.	-	-	50V 1 $\mu$ F	100V 0.47 $\mu$ F
・電解コンデンサ (C3) Electrolytic Cap.	16V 1000 $\mu$ F	35V 220 $\mu$ F	50V 47 $\mu$ F	100V 22 $\mu$ F
・セラミックコンデンサ (C4,C5) Ceramic Cap.	3kV 4700pF	3kV 4700pF	3kV 4700pF	3kV 4700pF

(2) 試験条件 Test Conditions

- ・入力電圧 : 定格  
Input Voltage : Rated
- ・出力電圧 : 定格  
Output Voltage : Rated
- ・出力電流 : 100%  
Output Current : 100%
- ・周囲温度 : 25°C  
Ambient Temperature : 25°C
- ・パルス幅 : 50ns,1000ns  
Pulse Width : 50ns,1000ns
- ・ノイズ電圧 : 0~0.5kV  
Noise Level : 0~0.5kV
- ・極性 : +, -  
Polarity : +, -
- ・モード : ノーマル、コモン  
Mode : Normal, Common
- ・トリガ周波数 : 20Hz~62.5Hz  
Trigger Frequency : 20Hz~62.5Hz

(3) 判定条件 Acceptable Conditions

- 1.破壊しない事 Not to be broken
- 2.出力がダウンしない事 Not to be shut down output
- 3.その他異常のない事 No other out of orders

(4) 試験結果 Test Result

合格 OK

## 7. はんだ耐熱性試験 Resistance to Soldering Heat Test

MODEL : PSS10-48-5

## (1) 使用装置 Equipment Used

自動ハンダ付け装置 : TLC-350XIV (東京生産技研)  
AUTOMATIC DIP SOLDERING MACHINE (TSG)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

1 台 (unit)

## (3) 試験条件 Test Conditions

・溶解はんだ温度 Dip soldering temperature	: 260°C	・予備加熱温度 Pre-heating temperature	: 120°C
・浸漬保持時間 Dip time	: 10秒 10 seconds	・予備加熱時間 Pre-heating time	: 60秒 60 seconds

## (4) 試験方法 Test Method

初期測定の後、供試品を基板にのせ、自動はんだ付け装置でフラックス浸漬、予備加熱、はんだ付けを行う。常温常湿下に1時間放置し、出力に異常がない事を確認する。

Before testing, check if there is no abnormal output, then put the D.U.T. on circuit board, transfer to flux-dipping, pre-heating, and soldering in the automatic dip soldering machine. Leave it for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

## ・測定条件 Measuring Conditions

入力電圧 : 48VDC	出力電流 : 2A(100%)	周囲温度 : 25°C
Input Voltage	Output Current	Ambient Temperature

測定確認項目 Check Item		試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.016	5.017
リップル電圧 Ripple Voltage	mVp-p	11.8	10.7
入力変動 Line Regulation	mV	3	1
負荷変動 Load Regulation	mV	3	4
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK

※PSDシリーズは、PSSシリーズと性能が同等なため、PSSシリーズの試験結果で代用しております。  
PSSシリーズのデータをご参照下さい。

※PSD-Series Test Result is represented by PSS-Series because it has the same characteristics with PSS-Series.  
Please refer to PSS-Series Data.

## 8. 熱衝撃試験 Thermal Shock Test

MODEL : PSS10-48-5

### (1) 使用計測器 Equipment Used

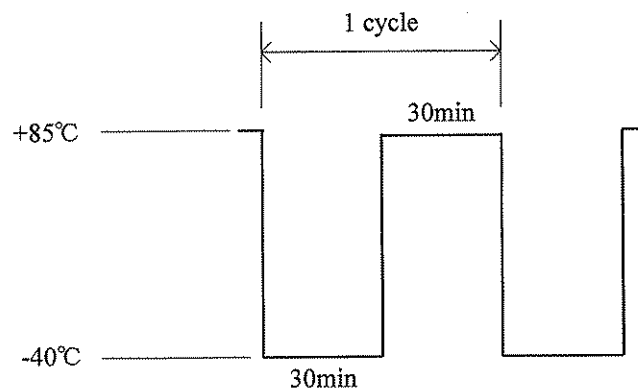
THERMAL SHOCK CHAMBER TSV-40 (TABAI ESPEC CORP.)

### (2) 供試品台数 The Number of D.U.T. (Device Under Test)

10 台 (units)

### (3) 試験条件 Test Conditions

- ・ 電源周囲温度 :  $-40^{\circ}\text{C} \Leftrightarrow +85^{\circ}\text{C}$   
Ambient Temperature
- ・ 試験時間 : 30min  $\Leftrightarrow$  30min  
Test Time



- ・ 試験サイクル : 200、500 サイクル  
Test Cycles 200, 500 cycles
- ・ 非動作  
Not Operating

### (4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、上記サイクルで試験を行う。200、500 サイクル後に、供試品を常温常湿下に1時間放置し、出力に異常がない事を確認する。

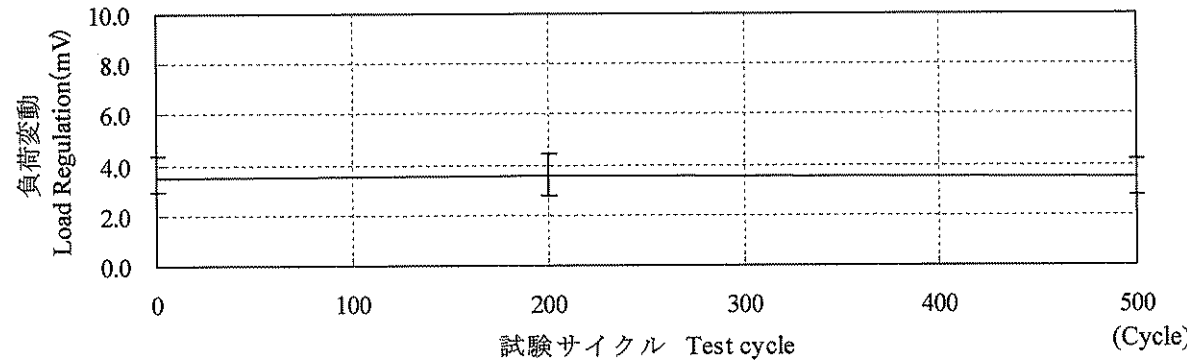
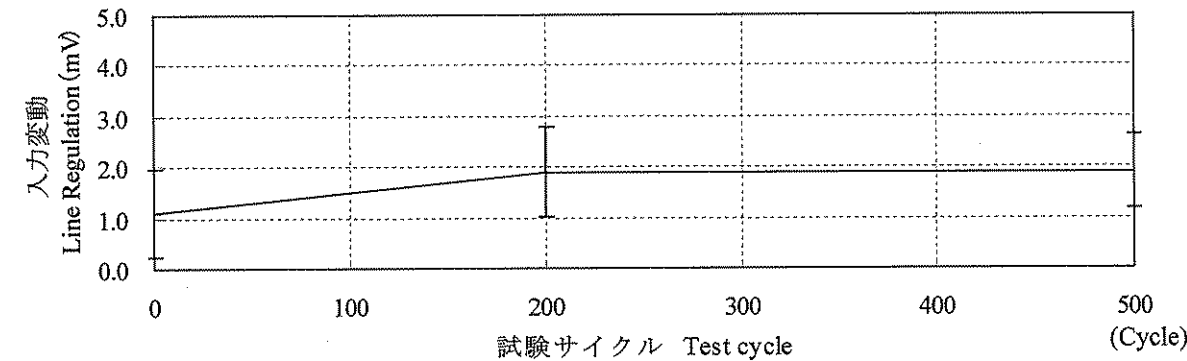
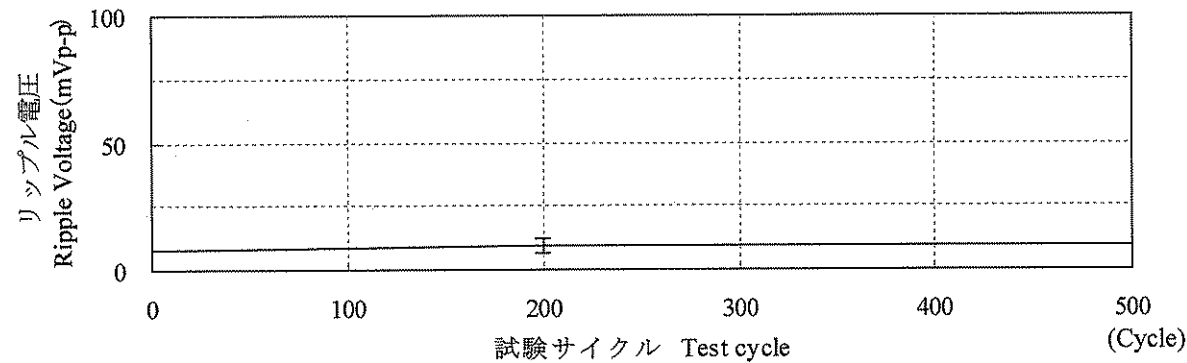
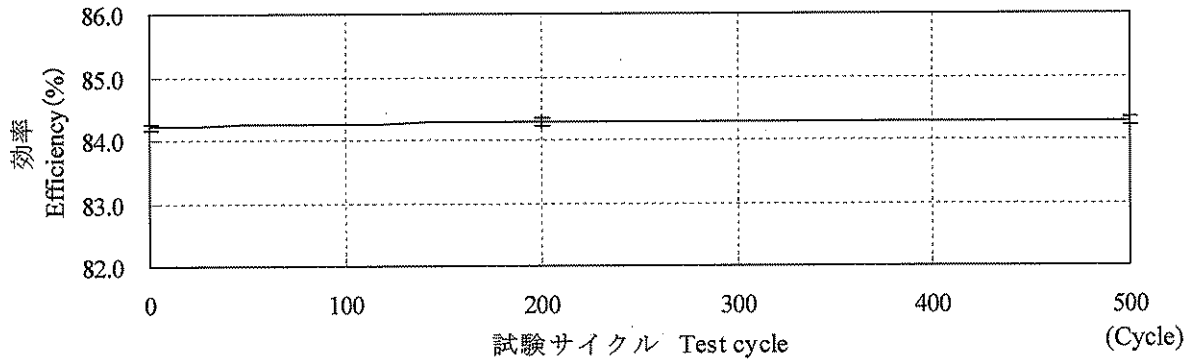
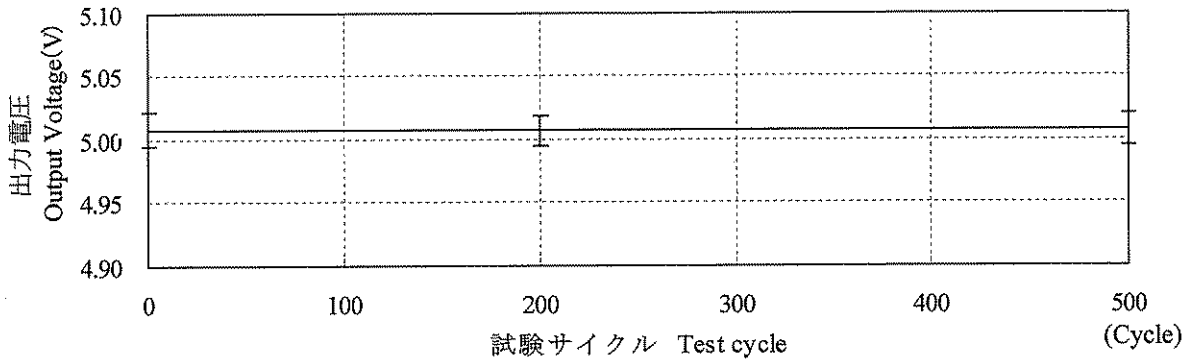
Before the test check if there is no abnormal output and put the D.U.T. in the testing chamber. Then test it in the above cycles. After the test is completed leave it for 1 hour at room temperature and check it if there is no abnormal output.

### (5) 試験結果 Test Results

合格 OK

測定データは、次頁に示す。

See next page for measuring data.



※PSDシリーズは、PSSシリーズと性能が同等なため、PSSシリーズの試験結果で代用しております。  
PSSシリーズのデータをご参照下さい。

※PSD-Series Test Result is represented by PSS-Series because it has the same characteristics with PSS-Series.  
Please refer to PSS-Series Data.

## 9. 高温貯蔵試験 High Temperature Storage Test

MODEL : PSS10-48-5

## (1) 使用計測器 Equipment Used

TEMPERATURE CHAMBER SU240 (TABAIESPEC CORP.)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

3台 (units)

## (3) 試験条件 Test Conditions

・電源周囲温度 : 85°C	・試験時間 : 100時間	・非動作
Ambient Temperature	Test Time 100 hours	Not operating

## (4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温 (25°C) から規定の温度 (85°C) まで徐々に上げる。供試品を規定温度で100時間放置し、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually increased from 25°C to 85°C. Leave the D.U.T. for 100 hours at 85°C and for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

## ・測定条件 Measuring Conditions

入力電圧 : 48VDC

Input Voltage

出力電流 : 2A(100%)

Output Current

周囲温度 : 25°C

Ambient Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.017	5.018	5.015	5.016	5.015	5.015
リップル電圧 Ripple Voltage	mVp-p	10.4	11.0	12.1	11.8	11.0	10.8
入力変動 Line Regulation	mV	1	2	1	3	4	4
負荷変動 Load Regulation	mV	4	4	4	3	3	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

※PSDシリーズは、PSSシリーズと性能が同等なため、PSSシリーズの試験結果で代用しております。

PSSシリーズのデータをご参照下さい。

※PSD-Series Test Result is represented by PSS-Series because it has the same characteristics with PSS-Series.

Please refer to PSS-Series Data

## 10. 低温貯蔵試験 Low Temperature Storage Test

MODEL : PSS10-48-5

## (1) 使用計測器 Equipment Used

TEMPERATURE CHAMBER SU240 (TABAI ESPEC CORP.)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

3 台 (units)

## (3) 試験条件 Test Conditions

・電源周囲温度 : -40℃	・試験時間 : 100時間	・非動作
Ambient Temperature	Test Time 100 hours	Not operating

## (4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温 (25℃) から規定の温度 (-40℃) まで徐々に下げる。供試品を規定温度で100時間放置し、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually decreased from 25℃ to -40℃. Leave the D.U.T. for 100 hours at -40℃ and for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

## ・測定条件 Measuring Conditions.

入力電圧 : 48VDC	出力電流 : 2A(100%)	周囲温度 : 25℃
Input Voltage	Output Current	Ambient Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.017	5.017	5.011	5.015	5.010	5.015
リップル電圧 Ripple Voltage	mVp-p	10.3	10.4	11.7	12.1	10.2	11.0
入力変動 Line Regulation	mV	1	1	3	1	2	4
負荷変動 Load Regulation	mV	3	4	6	4	4	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

※PSDシリーズは、PSSシリーズと性能が同等なため、PSSシリーズの試験結果で代用しております。  
PSSシリーズのデータをご参照下さい。

※PSD-Series Test Result is represented by PSS-Series because it has the same characteristics with PSS-Series.  
Please refer to PSS-Series Data.



## 1 1. 高温加湿通電試験 High Temperature and High Humidity Bias Test

MODEL : PSS10-48-5

## (1) 使用計測器 Equipment Used

TEMP.&amp; HUMID. CHAMBER PSL-2SPH (TABAI ESPEC CORP.)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

2 台 (units)

## (3) 試験条件 Test Conditions

・周囲温度 : 85℃ Ambient Temperature	・湿度 : 95%RH Humidity	・試験時間 : 1000時間 Test Time
・入力電圧 : 48VDC Input Voltage	・出力電圧 : 定格 Output Voltage Rated	・出力電流 : 0A(0%) Output Current

## (4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温（25℃）から周囲温度が規定の温度（85℃）になるまで徐々に上げる。供試品を規定の条件にて1000時間動作させ、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually increased from 25℃ to 85℃. Operate the D.U.T. for 1000 hours according to above conditions and leave D.U.T. for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

## ・試験条件 Measuring Conditions

入力電圧 : 48VDC Input Voltage	出力電流 : 2A (100%) Output Current	周囲温度 : 25℃ Ambient Temperature
-------------------------------	------------------------------------	-----------------------------------

		No.1		No.2	
測定確認項目 Check Item		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	4.996	4.997	4.971	4.974
リップル電圧 Ripple Voltage	mVp-p	9.8	11.5	9.9	12.9
入力変動 Line Regulation	MV	1	1	1	1
負荷変動 Load Regulation	MV	4	4	3	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK

※PSDシリーズは、PSSシリーズと性能が同等なため、PSSシリーズの試験結果で代用しております。  
PSSシリーズのデータをご参照下さい。

※PSD-Series Test Result is represented by PSS-Series because it has the same characteristics with PSS-Series.  
Please refer to PSS-Series Data.

## 1 2. 高温連続通電試験 High Temperature Bias Test

MODEL : PSD10-5-1212

## (1) 供試品台数 The Number of D.U.T. (Device Under Test)

5 台 (units)

## (2) 試験条件 Test Conditions

・ 周囲温度 Ambient Temperature	: 50°C	・ 試験時間 Test Time	: 1000時間 1000 hours		
・ 入力電圧 Input Voltage	: 5VDC	・ 出力電圧 Output Voltage	: 定格 Rated	・ 出力電流 Output Current	: 0.35A(100%)

## (3) 試験方法 Test Method

初期測定の後、供試品を規定の条件にて1000時間動作させ、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Operate the D.U.T. for 1000 hours according to above conditions and leave D.U.T. for 1 hour at the room temperature, then check if there is no abnormal output.

## (4) 試験結果 Test Results

合格 OK

測定データは、次頁に示す。  
See next page for measuring data.

・測定条件 Measuring Conditions

入力電圧 : 5VDC 出力電流 : 0.35A(100%)

周囲温度 : 25℃

Input Voltage Output Current

Ambient Temperature

測定確認項目 Check Item		No.1				No.2				No.3			
		試験前 Before Test		試験後 After Test		試験前 Before Test		試験後 After Test		試験前 Before Test		試験後 After Test	
出力電圧 Output Voltage	V	12.104	-12.102	12.120	-12.103	12.131	-12.118	12.129	-12.128	12.136	-12.115	12.136	-12.116
リップル 電圧 Ripple Voltage	mVp-p	5.5	4.4	6.4	5.2	4.9	4.6	6.0	5.2	4.5	4.6	5.6	6.0
入力変動 Line Regulation	mV	2	2	3	2	1	3	1	3	2	4	2	3
負荷変動 Load Regulation	mV	4	14	4	11	2	8	1	8	5	11	5	11
絶縁抵抗 Insulation Resistance	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK	
耐電圧 Withstand Voltage	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK	
外観 Appearance	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK		異常なし OK	

測定確認項目 Check Item		No.4				No.5			
		試験前 Before Test		試験後 After Test		試験前 Before Test		試験後 After Test	
出力電圧 Output Voltage	V	12.219	-12.208	12.220	-12.214	12.179	-12.156	12.176	-12.163
リップル 電圧 Ripple Voltage	mVp-p	5.1	4.5	5.2	5.6	4.6	4.4	5.2	5.6
入力変動 Line Regulation	mV	1	4	1	4	1	3	2	3
負荷変動 Load Regulation	mV	2	9	2	5	2	9	2	8
絶縁抵抗 Insulation Resistance	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK	
耐電圧 Withstand Voltage	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK	
外観 Appearance	—	異常なし OK		異常なし OK		異常なし OK		異常なし OK	